

IKT 23. Fýjna : multiplexer

jmeno:

1) vaše zadání 2) zkrácená tabulka

3) pravdivostní tabulka

4) logický výraz

5) logický obvod z hradel NAND

Multiplexer má jeden řídicí vstup a dva datové. Hodnota řídicího vstupu určuje, který datový vstup se bude na výstup multiplexera (Y).

a)

S	Y
0	A
1	B

b)

S	Y
A	0
B	1

zakroužkujte správnou

S	A	B	Y
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

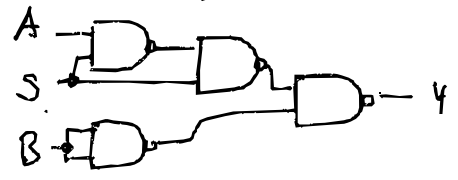
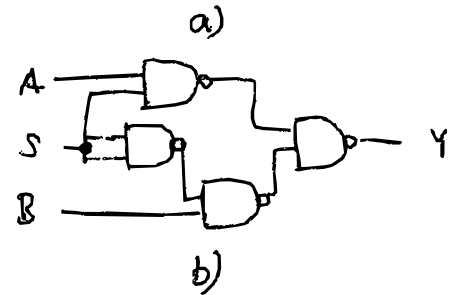
doplňte

a) $Y = (A \text{ nand } B) \text{ nand } ((A \text{ nand } S) \text{ nand } B)$

b) $Y = (A \text{ nand } S) \text{ nand } (B \text{ nand } (S \text{ nand } S))$

c) $Y = (A \text{ nand } A) \text{ nand } ((B \text{ nand } B) \text{ nand } S)$

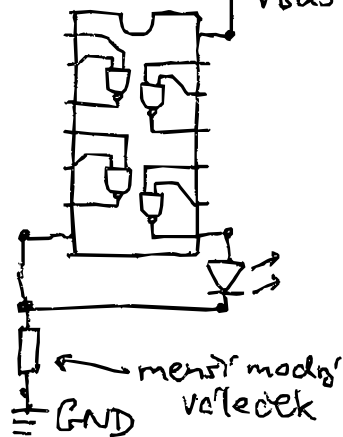
zakroužkujte správný



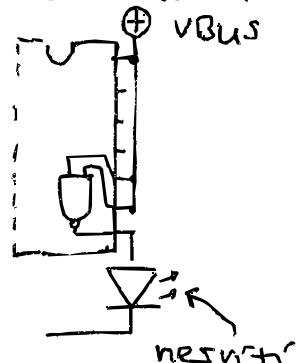
zakroužkujte správný

Navod k zapojení:

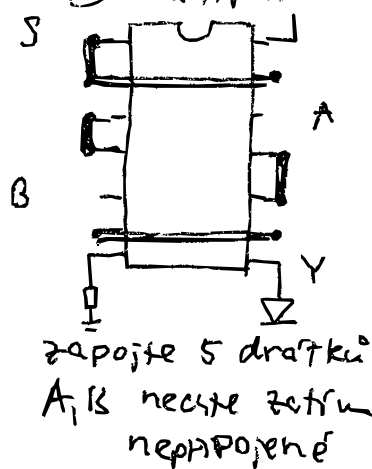
① základ



② zkouška

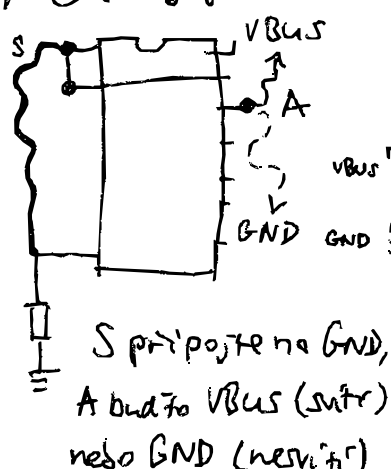


③ multiplexer



Povinné zadání: (2 kabelky)

④ funguje A



⑤ funguje B

